ПРОТОКОЛ ИСПЫТАНИЙ № 1

«27» ноября 2024 г.

1. Наименование объекта испытаний

Макет программного изделия «Восьмиразрядный сумматор».

1. Цель испытаний

Контроль соответствия макета программного изделия «Восьмиразрядный сумматор» требованиям эскизной конструкторской документации по теме разработки «Описание программы и методики проведения испытаний для учебного проекта».

1. Место проведения испытаний

Кафедра Вычислительной техники РТУ МИРЭА

119454, ЦФО, г. Москва, Проспект Вернадского, д. 78, корпус Г, аудитория Г-111а.

1. Сведения о продолжительности испытаний

Испытания проводились в период с 27.11.2024 г. по 27.11.2024 г.

1. Перечень пунктов, по которым проведены испытания

|  |  |  |  |  |  |  |
| --- | --- | --- | --- | --- | --- | --- |
| Наименование параметра (показателя) | Значение параметра | | Данные испытания (контроля) | Дата проведения испытания | Подпись лица, проводившего испытание (контроль) | Приме-чание |
| Номин. | Пред. откл. |
| 1 | 4 | 5 | 6 | 7 | 8 | 9 |
| Внешний вид |  |  | Соответствует КД | 27.11.2024 |  |  |
| Результат суммирования входного набора данных |  |  | Соответствует алгоритму суммирования беззнаковых чисел | 27.11.2024 |  |  |
| Работоспособность выходного интерфейса |  |  | Работоспособен | 27.11.2024 |  |  |

1. Сведения об отказах, сбоях и аварийных ситуациях, возникающих при испытаниях

В процессе испытаний отказов не было.

1. Выводы и рекомендации

Конструкция макета программного изделия «Восьмиразрядный сумматор» соответствует требованиям к эскизной документации.

Студент

Преподаватель Н.А. Дуксин